

PCT

WELTORGANISATION FÜR GEISTIGES EIGENTUM
Internationales BüroINTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE
INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)(51) Internationale Patentklassifikation ⁷ :

H04N 5/217

A1

(11) Internationale Veröffentlichungsnummer: WO 00/19712

(43) Internationales
Veröffentlichungsdatum:

6. April 2000 (06.04.00)

(21) Internationales Aktenzeichen: PCT/DE99/02992

(22) Internationales Anmeldedatum: 17. September 1999
(17.09.99)(30) Prioritätsdaten:
198 45 002.8 30. September 1998 (30.09.98) DE(71) Anmelder (für alle Bestimmungsstaaten ausser US): SIEMENS
AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2,
D-80333 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): KOREN, Ivo [CZ/DE];
Birkenau 18, D-81543 München (DE). GEIB, Heribert
[DE/DE]; Kranzhornstr. 9 B, D-85567 Graßing (DE).
RAMACHER, Ulrich [DE/DE]; Autharistr. 50, D-81545
München (DE). KIRMSER, Stephane [FR/DE]; Schleis-
heimerstr. 14, D-80333 München (DE).(74) Gemeinsamer Vertreter: SIEMENS AKTIENGE-
SELLSCHAFT; Postfach 22 16 34, D-80506 München
(DE).(81) Bestimmungsstaaten: JP, KR, US, europäisches Patent (AT,
BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU,
MC, NL, PT, SE).

Veröffentlicht

Mit internationalem Recherchenbericht.

Vor Ablauf der für Änderungen der Ansprüche zugelassenen
Frist; Veröffentlichung wird wiederholt falls Änderungen
eintreffen.

GR 98 P 8116

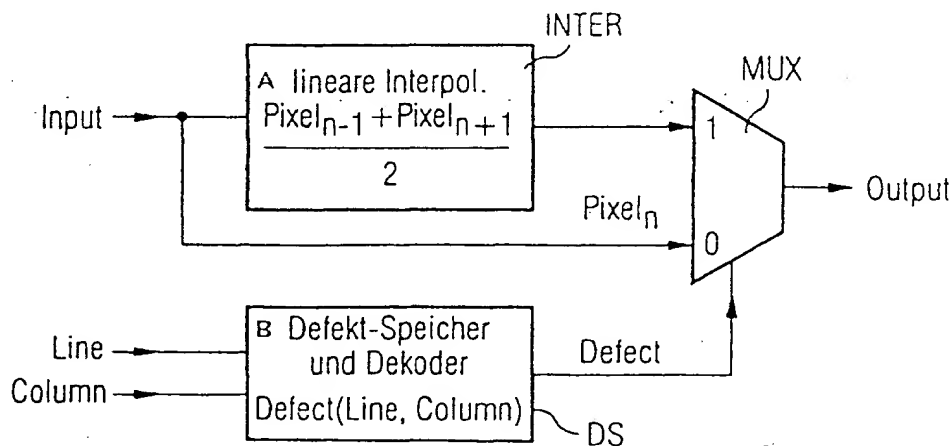
 11046 U.S. PTO
09/822021
03/30/01

(54) Title: METHOD AND DEVICE FOR CORRECTING DEFECTIVE PIXELS OF AN IMAGE SENSOR

(54) Bezeichnung: VERFAHREN UND VORRICHTUNG ZUR KORREKTUR DEFEKTER BILDPUNKTE EINES BILDSSENSORS

(57) Abstract

The invention makes it possible to replace the output signal of a pixel with the assistance of a changeover switch by interpolating from the signals of the adjacent pixels in the instance of a defective image sensor pixel, whereby the defective sensor pixels are stored in RAM memories in a very efficient manner. The defective pixels are stored using a pointer memory which is addressed by the pixel lines and whose pointer, in turn, addresses a defect column memory. In order to control the changeover switch, the defect columns from said defect column memory are compared with the image column number associated with a defective signal.


 A...LINEAR INTERPOL
 B...DEFECT MEMORY AND DECODER